

Две части секции конференции в Томске - обмен опытом и учебные лекции с лабораторным практикумом

1. Обмен опытом преподавания электроники, проектирования систем на кристалле и программирования встроенных систем в университете

Барабанов Александр Валериевич	Преподавание электроники в Киевском национальном университете имени Тараса Шевченко как способ заинтересовать студентов прикладной физикой - от физики полупроводников до обработки сигналов для акустики	Доцент кафедры компьютерной инженерии, факультет радиофизики, электроники и компьютерных систем, КНУ
Графский Иван	Как выглядит преподавание электроники в Национальном исследовательском ядерном университете «МИФИ» (Московском инженерно-физическом институте) с точки зрения студента. Процесс подготовки кадров для процессорной команды НИИСИ / КОМДИВ и зеленоградских предприятий.	FPGA инженер в АО "РАА Спецтехника", выпускник МИФИ
Данчек Чарльз	Преподавание электроники в University of California Santa Cruz Silicon Valley Extension	Преподаватель UCSC Silicon Valley Extension
Ивашинников Борис	Комсомольский-на-Амуре Государственный Технический Университет (КнАГТУ) [дополнить спецификой вуза]	Магистр кафедры Промышленной электроники, КнАГТУ
Калачев Александр	Вычислительная техника и электроника в Алтайском государственном университете, внимание к реконфигурируемым вычислительным устройствам (reconfigurable computing)	Доцент кафедры Вычислительной техники и электроники, АлтГУ
Кудрявцев Илья Александрович	Обучение студентов FPGA, DSP и микроконтроллерам в Самарском национальном исследовательском университете имени академика С.П. Королева. Внимание к реализации цифровой обработке сигналов и опыт работы с международными студентами.	Декан факультета электроники и приборостроения Самарского университета
Макуха Владимир Карпович	Кластерный подход к преподаванию аналоговой и цифровой схемотехники, микропроцессоров, микроконтроллеров и ПЛИС. Интегрированный подход к созданию учебных лабораторных стендов в Новосибирском государственном техническом университете.	Заведующий кафедрой электронных приборов НГТУ
Микерин Владимир Александрович		Преподаватель НГТУ
Моисеев Антон Евгеньевич	Использование микроконтроллеров и встроенных процессоров для обучения студентов Нижегородского технического университета им Ростислава Алексея. Подготовка кадров для создания встроенных систем для управления промышленным оборудованием и моторами мобильных роботов.	Преподаватель НГТУ
Огнев Андрей	Образовательные программы для школьников в МФТИ	
Палташев Тимур	Академическая сеть AMD и инициатива открытого кода GPUOpen, API OpenGL/Vulkan и Radeon Open Compute (ROCm), экза-суперкомпьютеры и нейронные сети на GPU	Старший менеджер в Radeon Technologies Group, Advanced Micro Devices (AMD) в Саннивейл, Калифорния. Профессор Санкт-Петербургского Университета ИТМО

Панчул Юрий	Университетские образовательные программы Imagination Technologies. Опыт работы с университетами и образовательными программами партнеров: Microchip Technology и Digilent / National Instruments. Опыт создания образовательных материалов Connected MCU и MIPSfpga.	Старший инженер по разработке и верификации аппаратуры в команде микропроцессорного ядра MIPS I6500 в Imagination Technologies, Санта-Клара, Калифорния
Поляков Никита	Обучение студентов основам проектирования цифровых устройств на FPGA в Московском физико-техническом институте. Связь с введением студентов в архитектуру и микроархитектуру процессоров в рамках работы с компаниями Intel и МЦСТ.	Старший инженер АО "МЦСТ" в отделе логического проектирования, ассистент Кафедры информатики и вычислительной техники МФТИ
Примаков Евгений Владимирович	Преподавание электроники с акцентом на системы на кристалле в Национальном исследовательском университете «Московский институт электронной техники». Связь с зеленоградскими компаниями, проектировщиками российских чипов - НПО ЭЛВИС, Миландр, КМ211	Национальный исследовательский университет «Московский институт электронной техники»
Силантьев Александр Михайлович		

2. Учебные лекции с лабораторным практикумом

Данчек Чарльз	Обзорная лекция: От идеи до готовой микросхемы: этапы проектирования и производства. Часть 1. Спецификация, кодирование на языке описания аппаратуры, логический синтез и анализ временных задержек	Преподаватель UCSC Silicon Valley Extension
Барабанов Александр Валериевич		Доцент кафедры компьютерной инженерии, факультет радиофизики, электроники и компьютерных систем, Киевский Национальный университет им. Т.Шевченко
Поляков Никита	Введение в язык описания аппаратуры Verilog и методологию проектирования схем на уровне регистровых передач (register transfer level - RTL), с практикумом на программируемых логических интегральных схемах (ПЛИС) Altera в среде Quartus II.	Старший инженер АО "МЦСТ" в отделе логического проектирования, ассистент Кафедры информатики и вычислительной техники МФТИ
Кудрявцев Илья Александрович	Синтезируемое подмножество языка описания аппаратуры VHDL: какие схемы порождаются из какого кода при использовании среды Vivado и ПЛИС Xilinx	Самарский университет
Данчек Чарльз	Обзорная лекция: От идеи до готовой микросхемы. Часть 2. Отладка и гарантии качества: симуляция, эмуляция и верификация	Преподаватель UCSC Silicon Valley Extension
Барабанов Александр Валериевич		Доцент кафедры компьютерной инженерии, факультет радиофизики, электроники и компьютерных систем, Киевский Национальный университет им. Т.Шевченко

Графский Иван	Использование языка SystemVerilog для функциональной верификации цифровых блоков. Унификация разработки сред тестирования с помощью библиотеки Universal Verification Methodology	FPGA инженер в АО "РАА Спецтехника"
Камкин Александр	Общая методология верификации микропроцессоров: тестовые программы, трассы исполнения, ко-симуляция RTL-модели и модели архитектуры. Автоматизация генерации тестовых программ для микропроцессоров с архитектурой MIPS с использованием инструмента MicroTESK.	Ведущий научный сотрудник Института системного программирования РАН (ИСП РАН), руководитель проекта MicroTESK (http://forge.ispras.ru/projects/microtesk)
Данчек Чарльз	Обзорная лекция: От идеи до готовой микросхемы. Часть 3. От логики к физике: размещение и трассировка с учетом природы материалов и электрического тока	Преподаватель UCSC Silicon Valley Extension
Барабанов Александр Валериевич		Доцент кафедры компьютерной инженерии, факультет радиофизики, электроники и компьютерных систем, Киевский Национальный университет им. Т.Шевченко
Бражников Сергей	Маршрут проектирования ползакказных СБИС средствами САПР "Ковчег" на базе БМК; SystemVerilog	НПК "Технологический центр"
Данчек Чарльз	Обзорная лекция: От идеи до готовой микросхемы. Часть 4. От проектирования к полупроводниковому производству	Преподаватель UCSC Silicon Valley Extension
Барабанов Александр Валериевич		Доцент кафедры компьютерной инженерии, факультет радиофизики, электроники и компьютерных систем, Киевский Национальный университет им. Т.Шевченко
Панчул Юрий	Микроархитектура: между архитектурой и уровнем регистровых передач. Пример для изучения: процессорные ядра MIPS с микроархитектурой, оптимизированной для различных приложений	Старший инженер по разработке и верификации аппаратуры в команде микропроцессорного ядра MIPS I6500 в Imagination Technologies, Санта-Клара, Калифорния
Калачев Александр	Многоядерные процессорные кластеры, их интерфейсы и программирование	Доцент кафедры Вычислительной техники и электроники, Алтайский государственный университет
Панчул Юрий	Системы на кристалле (СнК) - ключевая объединяющая технология создания цифровых устройств. MIPSfpga как первый шаг к обучению создателей СнК.	Старший инженер по разработке и верификации аппаратуры в команде микропроцессорного ядра MIPS I6500 в Imagination Technologies, Санта-Клара, Калифорния

Жельнио Станислав Леонидович	MIPSfpga: Работа с периферийными устройствами и памятью посредством шины AHB-Lite, пример миграции стороннего модуля на данную шину	Газпром информ
Примаков Евгений Владимирович	Реализация Wishbone в качестве системной шины MIPSfpga.	Национальный исследовательский университет «Московский институт электронной техники»
Силантьев Александр Михайлович		Национальный исследовательский университет «Московский институт электронной техники»
Ивашинников Борис	Интеграция видео терминала с системой на основе MIPSfpga	Магистр кафедры Промышленной электроники, КнАГТУ
Панчул Юрий	Обучение студентов программированию микроконтроллеров, с привязкой к компьютерной архитектуре и использованию операционных систем реального времени	Старший инженер по разработке и верификации аппаратуры в команде микропроцессорного ядра MIPS I6500 в Imagination Technologies, Санта-Клара, Калифорния
Моисеев Антон Евгеньевич	От микроконтроллеров к приложениям в области образовательной роботехники и управлением станками	Нижегородский технический университет им Ростислава Алексеева
Макуха Владимир Карпович	Части одного целого: лабораторные стенды в НГТУ для совместного изучения цифровой схемотехники, ПЛИС, программирования микроконтроллеров и DSP	Заведующий кафедрой электронных приборов НГТУ
Микерин Владимир Александрович		Преподаватель НГТУ